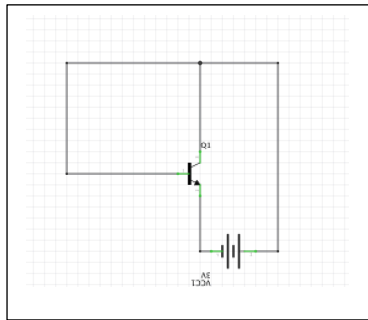
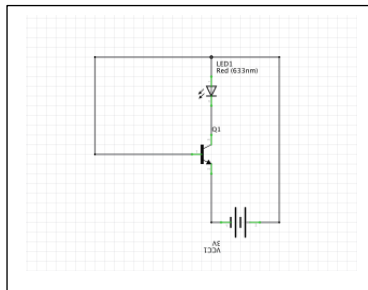


Einstiegsblatt: Platinenlayout – Bauteile mit drei Anschlüssen: Transistor  
Email mit Lösungen bitte bis Samstag 28.3. an [t.beck@gymnasium-ochsenhausen.de](mailto:t.beck@gymnasium-ochsenhausen.de) senden!

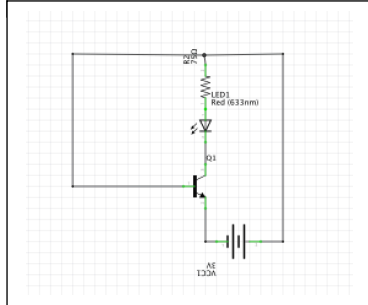
**Achtung:** Der Transistor muss so eingebaut werden, dass C-B-E auf drei **benachbarten** Schienen zu liegen kommen!



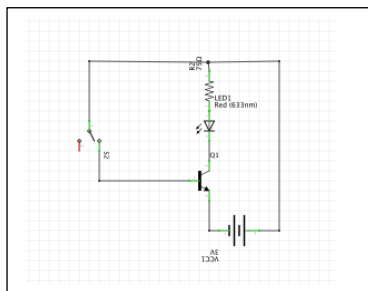
Blank grid for drawing the first circuit.



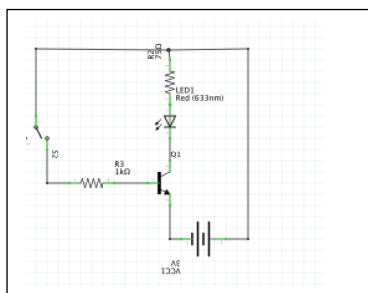
Blank grid for drawing the second circuit.



Blank grid for drawing the third circuit.



Blank grid for drawing the fourth circuit.



Blank grid for drawing the fifth circuit.